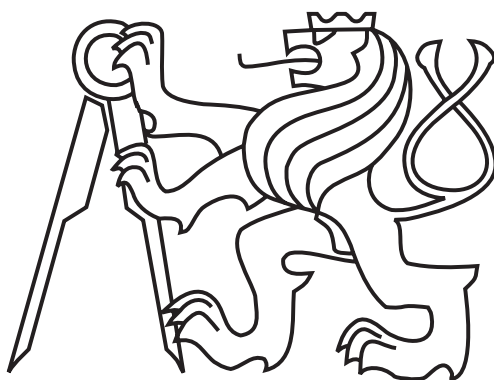


ČESKÉ VYSOKÉ UČENÍ TECHNICKÉ V PRAZE

FAKULTA INFORMAČNÍCH TECHNOLOGIÍ



Paralelní optimalizace logických obvodů

DIPLOMOVÁ PRÁCE

2017

Bc. Lukáš RUSIN